

	lundi	mardi	mercredi	jeudi	vendredi	samedi
08 H						
09 H	8:30 - 10:00 Atelier : Programmation DSP K. Dabboussi TP / RIB2	8:30 - 10:00 Q / Large Language Models E. Kaouther	8:30 - 10:00 Q / Large Language Models E. Kaouther	8:30 - 10:00 Architecture et programmation DSP K. Dabboussi Cours / RIB2	8:30 - 10:00 Multiprocesseurs sur puce MPSoC A. Khadhraoui Cours / RIB2	8:30 - 11:30 Q / Protocoles d Application lot M. Aidi Cours / C2
10 H	10:05 - 11:35 Q / Conception et Prototypage sur plateformes mixtes : processeurs et FPGA	10:05 - 11:35 Méthodologie d émulation et de simulation K. Khemiri		10:05 - 11:35 Q / Sécurité des systèmes embarqués R. Guesmi	10:05 - 11:35 Q / Sécurité IoT R. Guesmi TP / A5	10:05 - 11:35 Multiprocesseurs sur puce MPSoC A. Khadhraoui TP / RIB2
11 H						
12 H	11:40 - 13:10 Conception et Prototypage sur plateformes mixtes : processeurs et FPGA	11:40 - 13:10 Q / Méthodologie d émulation et de simulation K. Khemiri TP / C6	11:40 - 13:10 Q / Architecture et programmation DSP K. Dabboussi TD / BIB2	11:40 - 13:10 Sécurité des systèmes embarqués R. Guesmi Cours / A5	11:40 - 13:10 Q / Artificial Intelligence of Things (AIoT)	11:40 - 13:10 Q / Artificial Intelligence of Things (AIoT)
13 H						11:35 - 13:05 Q / Protocoles d Application lot M. Aidi TP / C2
14 H	14:00 - 15:30 Circuit programmable : FPGA M. Kthiri Cours / A10	14:00 - 15:30 Sécurité IoT R. Guesmi Cours / C2			14:00 - 15:30 Systèmes Intégrés Programmables (SoPC) A. Khadhraoui	
15 H						
16 H						
17 H						
18 H						